

Vinicius Alexandre Kursancew

Curriculum Vitae

Dados Pessoais

Nascimento 25/08/1985

Telefone +55 81 88820105

Endereço eletrônico viniciusalexandre@gmail.com

Formação Acadêmica

08.2005 - 06.2010 Graduação em Engenharia de Computação.
Universidade Federal de Pernambuco, UFPE, Recife, PE.
Título da Monografia: Synthesizable Behavioral Design of a Video Coder
Orientador: Edna Natividade dos Santos Barros <ensb@cin.ufpe.br>

2000 - 2002 Ensino Médio (2o grau) e auxiliar técnico em eletrônica
Sociedade Educacional de Santa Catarina, SOCIESC, Joinville, SC

Atuação Profissional

Instituto Nacional de Tecnologia/CETENE/MCT - Recife, PE

Período: 04.2008 - 04.2010

Vínculo: Estagiário

Enquadramento funcional: Engenheiro de Sistemas Embarcados

Carga horaria: 20h/semana, regime parcial

Atividades: Realizei análise, projeto e desenvolvimento de sistemas embarcados envolvendo automação de sistemas, sistemas de segurança críticos para o mercado financeiro. Engenharia de circuitos digitais utilizando linguagens HDL e prototipagem SoC em FPGA. Durante o tempo nesta empresa trabalhei na parte de fundamentos para as outras equipes trabalharem, fiquei responsável pelo projeto de APIs de baixo nível, adaptei sistemas operacionais para funcionarem em arquiteturas diferentes e projetei e implementei protocolos de comunicação seguros.

Em projetos de sistemas embarcados que trabalhei implementei técnicas de source-level debugging que adiantaram muito os testes do sistema mesmo antes de ter a placa de prototipação prontas, tais técnicas tiveram um feedback muito positivo de outros membros da equipe, fazendo com que ela fosse sugerida para uso em novos projetos.

Além disto fiz otimizações de performance entre outras melhorias em módulos de hardware (desenvolvidos em verilog) projetados por outras equipes. Meu enquadramento como estagiário apenas não mudou para efetivo pois a empresa é um órgão do governo que paga por bolsas os pesquisadores não concursados.

Sony D.A.D.C. Austria A.G. - Salzburg, Áustria

Período: 10.2007 - 02.2008

Vínculo: Colaborador

Enquadramento funcional: Engenheiro de Software

Carga horaria: 38h/semana, regime de dedicação exclusiva

Atividades: Trabalhos com compressão e processamento de vídeo e áudio e automação de sistemas de distribuição de conteúdo para dispositivos móveis. Envolveu trabalho com bancos de dados de larga escala (centenas de tabelas com até 20 milhões de entradas) e servidores de aplicação Java.

Também fui responsável por fazer o "port" de ferramentas internas de Linux/x86 para Solaris 10 (linguagem C).

Universidade Federal de Pernambuco - Recife, PE

Período: 07.2009 - 12.2009

Vínculo: Bolsista

Enquadramento funcional: Pesquisador

Carga horaria: 20h/semana, regime parcial

Atividades: Orientação de alunos iniciantes no BrazilIP, projeto acadêmico que visa formar mão de obra especializada em desenvolvimento de circuitos integrados.

Período: 05.2006 - 07.2007

Vínculo: Bolsista

Enquadramento funcional: Pesquisador

Carga horaria: 20h/semana, regime parcial

Atividades: Pesquisa e desenvolvimento de um codificador de vídeo acelerado em hardware utilizando tecnologias modernas de síntese de alto nível.

ALTO RIO PRETO INFORMÁTICA LTDA - Joinville, SC

Período: 08.2002 - 03.2003

Vínculo: Freelancer

Enquadramento funcional: Desenvolvedor

Atividades: Programador em linguagem C++ para sistemas de entretenimento em ambiente Linux. Nesta empresa fiquei responsável pela análise e desenvolvimento de um jogo e esporádicas modificações em jogos já em circulação.

DIVERSUL IND. E COM. DE EQUIPAMENTOS ELETRÔNICOS LTDA - Itajaí, SC

Período: 04.2003 - 02.2004

Vinculo: Freelancer

Enquadramento funcional: Analista

Atividades: Analista e desenvolvedor em C/C++ para soluções de entretenimento em Linux. Incluiu projeto e desenvolvimento de sistemas embarcados utilizando 8051. Além de projetar jogos criei interfaces de hardware para interface com o usuário.

Formação Complementar

2007 Extensão universitária em Fluxo EDA Cadence (backend e frontend). Universidade Estadual de Campinas, UNICAMP, Campinas, Brasil (40h)

2004 Curso de curta duração em introdução a .NET e C Sharp. Universidade de Pernambuco, Recife, PE (12h)

2003 Curso de curta duração em Logica Fuzzy e suas Aplicações. Universidade Federal de Santa Catarina, SC (12h)

Idiomas

Alemão Básico (2 anos de curso)

Inglês Fluente (10+ anos de curso)

Espanhol Intermediário (3 anos de curso)

Produção Bibliográfica

Artigos completos publicados em periódicos

BARBOSA, E., SILVA, STELITA, SEIXAS, J., KURSANCEW, V. A., ESKINAZI, R., BARROS, E., NASCIMENTO, P. S. B. Aquarius: uma plataforma computacional dinamicamente reconfigurável.. CIENTEC - Revista de Ciência, Tecnologia e Humanidades do IFPE. , v.1, p.39 - 57, 2009.

Trabalhos publicados em anais de eventos

BARBOSA, E., SEIXAS, J., SILVA, STELITA, KURSANCEW, V. A., ESKINAZI, R., BARROS, E. Aquarius - A Dynamically Reconfigurable Computing Platform In: SBCCI - Symposium on Integrated Circuits and System Design, 2007, Rio de Janeiro. SBCCI Preceedings. , 2007.

KURSANCEW, V. A., BORGES, C., SANTOS, M. L., SCHWAMBACH, V. Reducing IP Core Design Time Using Behavioral Synthesis and Synthesizable TLM Communication: an MPEG-2 Case Study In: IP07, 2007, Grenoble. IP 07 Conference Preceedings. , 2007.

Apresentação de Trabalhos

KURSANCEW, V. A., SANTOS, M. L., SCHWAMBACH, V. Implementing a Video Capture and Streaming IP Core Using Behavioral Synthesis, Design Automation Conference, San Francisco, CA, USA, 2006.

Participação em Eventos

- Fórum Internacional do Software Livre, Porto Alegre, RS, 2003. (Congresso)
- 1o Congresso Catarinense de Software Livre, Joinville, SC, 2003. (Congresso)
- Apresentação de Poster / Painel na 17a MOSTRATEC, Novo Hamburgo, RS, 2002.
- Fórum Internacional do Software Livre, Porto Alegre, RS, 2002. (Congresso)

Qualificações

- Forte capacidade analítica;
- Experiencia com uso de processos iterativos incrementais;
- Uso de UML (Familiar com a ferramenta Visual Paradigm UML);
- Programação nas seguintes linguagens (e respectiva experiência): C/C++ (7 anos), Python (3 anos), Java (2 anos), PHP (3 anos), Shell Script, Assembly; Conhecimento básico em: Perl, C Sharp, TCL;

- Conhecimento de linguagens de descrição de hardware (HDL): Verilog RTL e SystemC;
- Engenharia de sistemas embarcados (experiencia com 8051 , Z180, PIC24, ARM7 e Nios2);
- Uso de sistemas operacionais embarcados: uCLinux, FreeRT OS.
- Sistemas Operacionais: Linux (muito experiente), MacOS X (regular), Windows(experiente), FreeBSD (regular) e Solaris 10 (regular);
- Engenharia de circuitos integrados (experiencia com Cadence, Altera FPGA e ForteDS);
- Conhecimento detalhado de tecnologias de vídeo digital;
- Bancos de Dados (MySQL e Oracle);
- Proativo, focado em soluções e auto-didata;
- Noções básicas de auto-cad.